

CERTIFICATE OF MAILING BY FIRST CLASS MAIL (37 CFR 1.8)

Applicant(s): Yasushi AKIYAMA et al.

Docket No.

2002JP311

Serial No.

10/519,242

Filing Date

December 22, 2004

Examiner

WU, Ives J.

Group Art Unit

1713

Invention: COMPOSITION FOR ANTIREFLECTIVE COATING AND METHOD FOR FORMING SAME

SEP 16 2005

I hereby certify that this JP 62-062521 - 7 Pages

(Identify type of correspondence)

is being deposited with the United States Postal Service as first class mail in an envelope addressed to: The

Commissioner of Patents and Trademarks, Washington, D.C. 20231-0001 on

September 14, 2005

(Date)

MARIA T. SANCHEZ

(Typed or Printed Name of Person Mailing Correspondence)

Maria T. Sanchez

(Signature of Person Mailing Correspondence)

Note: Each paper must have its own certificate of mailing.

⑫ 公開特許公報(A)

昭62-62521

⑬ Int.Cl.⁴

識別記号

庁内整理番号

⑭ 公開 昭和62年(1987)3月19日

H 01 L 21/30

Z-7376-5F

G 03 F 7/20

7124-2H

9/00

7124-2H

H 01 L 21/68

7168-5F

審査請求 未請求 発明の数 1 (全7頁)

⑮ 発明の名称 パターン形成方法

⑯ 特 願 昭60-201525

⑰ 出 願 昭60(1985)9月13日

⑱ 発 明 者 田 中 稔 彦 国分寺市東恋ヶ窪1丁目280番地 株式会社日立製作所中央研究所内

⑲ 発 明 者 白 石 洋 国分寺市東恋ヶ窪1丁目280番地 株式会社日立製作所中央研究所内

⑳ 発 明 者 長 谷 川 昇 雄 国分寺市東恋ヶ窪1丁目280番地 株式会社日立製作所中央研究所内

㉑ 発 明 者 林 田 哲 哉 国分寺市東恋ヶ窪1丁目280番地 株式会社日立製作所中央研究所内

㉒ 出 願 人 株式会社日立製作所 東京都千代田区神田駿河台4丁目6番地

㉓ 代 理 人 弁理士 小川 勝男 外1名

明 細 書

発明の名称 パターン形成方法

特許請求の範囲

1. 基板上にレジスト膜を形成する工程と、該レジスト膜に所定パターンを露光する工程と、前記露光後前記レジストを現像する工程を含むパターン形成方法において、前記露光前に前記レジスト上に多糖類からなる膜を形成する工程を含むことを特徴とするパターン形成方法。
2. 特許請求の範囲第1項のパターン形成方法において基板上に位置合わせ用のパターンが形成されており、前記位置合わせ用のパターンを検出するための光を上記基板に照射して反射光を検出し、所望パターンの位置合わせを行なう工程を含むパターン形成方法において、前記パターン検出の前に前記レジスト上に多糖膜を形成することを特徴とするパターン形成方法。
3. 特許請求の範囲第1項記載のパターン形成方法において上記露光光の波長を λ 、上記多糖膜の屈折率を n としたとき、前記多糖膜の膜厚が

ほぼ $\lambda/4n$ の奇数倍であることを特徴とするパターン形成方法。

4. 特許請求の範囲第2項記載のパターン形成方法において上記パターン検出光の波長を λ' としたとき、前記多糖膜の膜厚がほぼ $\lambda'/4n$ の奇数倍であることを特徴とするパターン形成方法。

5. 特許請求の範囲第1項もしくは第2項記載のパターン形成方法において前記多糖膜がアルギン酸塩、アルギン酸ナトリウム塩、アルギン酸カリウム塩、アルギン酸テトラエチルアンモニウム塩、アルギン酸テトラメチルアンモニウム塩、可溶性デンプン、アミロース、イマリ、リケニン、グリコーゲンおよびプルランからなる群から選ばれた少なくとも1種であることを特徴とするパターン形成方法。

発明の詳細な説明

〔発明の利用分野〕

本発明は半導体素子、磁気バブル素子および超伝導素子などの作製における微細加工法に係り、

フォトリソグラフィおよびX線リソグラフィにおけるパターン形成方法に関する。

〔発明の背景〕

半導体回路、磁気バブルメモリ回路等の集積度は年々向上している。集積度を向上するためにパターンの微細化が求められるとともにパターン寸法の高精度化、合わせ精度向上が必要となつてゐる。しかし光リソグラフィでは光干渉の影響を受け寸法精度および合わせ精度が低下するという問題があつた。

最近に寸法精度低下について説明する。

解像度が高く、異物による欠陥発生率が低く、かつウエーハの歪をステップアンドリピート機構により補正可能な縮小投影露光法が微細パターン形成の主流として用いられている。縮小投影露光法ではレンズ・光学系の制約から単色光を用いており、レジスト内で光干渉が生じる。光干渉によりレジストに吸収される実行的な光量に変動するためパターン寸法に変動が生じる。第2図に示すようにレジストの膜厚が変化するとともにパター

ン線幅は周期的に変動し、その変動量はSi基板の場合約 $0.3\mu\text{m}$ となる。最小の線幅は約 $1\mu\text{m}$ あるいはそれ以下が要求されており、この寸法変動による寸法精度の低下は重大な問題となつてゐる。

光干渉による寸法精度の低下を低減する方法として多層レジスト法あるいはARC法などが提案されている。しかし多層レジスト法はレジスト層を三層または二層形成し、その後パターン転写を行なつてマスクとなるレジストパターンを形成するため工程数が多くスループットが低いという問題がある。ARC法はレジスト下部に形成した反射防止膜を現像によりウェットエッチングするためサイドエッチ量が多く、このことによる寸法精度の低下が大きいという問題がある。なお、多層レジストに関しては特開昭第51-10775号などに記載されている。またARC法としては特開昭第59-93448号などに記載されている。

次に合わせの問題を説明する。

単色光を利用した合わせ方式はTTL (Through

the Lense)方式を用いることができスループットおよびオフセット変動の点で有利になるため、非対称ウエーハ歪を補正することができるチップごとの合わせ(以後チップアライメントとよぶ)に有利である。また同じく単色光を用い、その光干渉を利用したフレネルゾーン合わせ方式の場合には焦点位置とパターン合わせを同時に行うことができ非常に有効である。しかし以下に示す原因による問題があり、十分なパターン検出精度が得られなかつた。

基板上に形成された合わせターゲットパターンを単色光あるいは準単色光を照射とそのターゲットパターンからの反射光を使つてパターン検出する場合、従来のパターン検出方法では基板上に形成したレジスト表面で光が反射するためパターン検出光がレジスト膜内で光干渉を起こす。その結果反射光(検出光)もその影響を受け、レジスト膜厚の変化とともに光強度および位相が変化する。このためパターン検出信号が乱され、合わせ精度が低下する。例えばレジストがターゲットパター

ンに対して非対称に塗布されるとターゲットの位置が実際の位置からシフトした位置で検出される。つまり誤検出する。またレジストの膜厚によつてはターゲットパターン部とその他の部分との反射光強度がほとんど等しくなり、ターゲットパターンのコントラストが等しくなり、ターゲットパターンのコントラストが著しく低下、すなわちターゲットパターンの検出が極めて困難になることがある。このような問題が単色光を用いた合わせ方式にあつた。

このため、例えばフレネルゾーンパターン検出方式においてはエス・ピー・アイ・イー(SPIE)第470巻、第122~135頁(1984年)に示されているようにターゲットパターンの最適化が検討されている。また特公昭第58-30736号の中で示されているように二波長検出が検討されている。しかしいずれの場合も光干渉によるパターン検出信号の劣化の防止は不完全である。

以上光リソグラフィの問題点を示したが、X線リソグラフィにおいても合わせに関しては主に単

色光によるパターン検出方式が用いられており、上記問題がある。

〔発明の目的〕

本発明の目的は上記従来の問題点を解決し、簡便な方法で微細かつ高精度なパターン、および合わせ精度の高いパターンの形成方法を提供することにある。

〔発明の概要〕

上記目的を達成するため、本発明はフォトレジスト膜あるいはX線レジスト膜上に多糖膜を形成するものである。多糖膜は透明であり、また屈折率もレジストの屈折率より小さいことから上記レジストの反射防止膜となる。透明な反射防止膜により入射光量の損失なしにレジスト表面の反射光を低減し、レジスト膜内の光多重干渉によるパターン寸法精度の低下を防止する。またパターン検出信号の劣化を低減する。

以下本発明の原理を詳細に説明する。

最初に寸法精度向上の原理を説明する。

基板から反射してくる光と入射光との干渉など

からの反射光34と大気／反射防止膜界面32bからの反射光35を干渉させて反射光を十分小さくする。なおこの場合、透過光36の光量は入射光31の光量に近づき、無反射になったとき光量の損失なく完全に透過する。

反射防止の原理からレジストの露光光に対する屈折率を n 、露光々の波長を λ とすると反射防止膜の屈折率 n' が \sqrt{n} 、その膜厚が $\lambda/4n'$ の奇数倍に近づくほどこの反射防止膜の反射率は低減する。多糖類からなる膜はその構造上屈折率がレジストの屈折率より低く、反射防止膜になる。多糖類からなる膜をレジスト上に形成することにより、レジスト上面の反射率を低減することが可能となり、寸法精度が向上する。多糖膜は水溶性なのでレジストを腐蝕させることがない。また反射防止膜（多糖膜）の除去は現像工程と共用できるのでプロセス的にも問題がなくしかも簡便である。

次に合わせ精度向上の原理を説明する。

レジスト膜内で光が多重に干渉すると基板から

逆方向に進む光同士の干渉はレジスト膜厚方向の光強度分布を変化させ、レジストの断面形状を波打たせる“定在波”とよばれる現象をひき起こすが、レジストに吸収される全光量は変化せず寸法精度に与える影響は少ない。一方、レジスト上面から反射してくる光と入射光など同方向に進む光同士の場合を考えるとレジスト膜厚の変化に応じその光同士の位相差が変化するため、レジスト膜厚が変化するとレジスト内でのこれらの光の干渉光の光強度は増減する。つまりレジスト膜厚に応じてオーバー露光あるいはアンダー露光になり、その結果寸法精度が低下する。

寸法精度を向上させるためには同方向に進行する反射光を低減すればよい。つまりレジスト上面での反射光を低減すれば十分である。露光々の減衰なしにレジスト上面からの反射光を低減するため透明な、すなわち吸収係数の小さな光干渉を利用した反射防止膜をレジスト上に形成する。すなわち、第3図に示すように基板からレジスト表面へ向かう光31の反射防止膜／レジスト界面32a

反射してくる反射光もその影響を受け前述のようにパターン検出精度が低下する。この問題を解決するために前述の多糖類からなる反射防止膜をレジスト上に形成して外気／レジスト界面の反射光を低減し完全透過面化する。パターン検出のときの最適な反射防止膜（多糖膜）の膜厚はパターン検出光の波長 λ' の $1/4n'$ 、すなわち $\lambda'/4n'$ である。レジスト上への多糖膜のオーバーコートにより合わせ検出信号はレジスト膜内光干渉の影響の小さい良好なものとなり、合わせ精度が向上する。

〔発明の実施例〕

以下、本発明を実施例を用いて詳細に説明する。
実施例1

第1図(a)に示すように段差のあるSi基板1上にレジスト2をスピン塗布し、その後90℃、10分のベークを行ない溶媒を揮発させてレジスト膜を形成した。Si基板上のパターンは格子状パターン、凹パターン、凸パターン等であり、そのパターンの高さは約0.1～0.6 μm とした。

レジストにはMP1300（シツプレー社商品名）を用い、その膜厚は平坦面上で約 $1.0\mu\text{m}$ とした。ただし十分に基板段差をカバーできる膜厚であれば、レジストの膜厚は $1.0\mu\text{m}$ に限る必要はない。また段差も $0.1\sim 0.6\mu\text{m}$ に限定する必要はない。Si基板に限る必要もなく、例えばPSG（リンガラス）、 SiO_2 、W、Al、ポリイミド、 SiN 、GaAsなどでも問題ない。またレジストにはOFPR800、ONPR830、OFPR5000（以上東京応化（株）社商品名）、AZ1350J（マイクロボジツト社商品名）、HPR204（Hunt社商品名）などのフェノールノボラック系レジスト、RD200N、RU1000N（日立化成工業（株）製商品名）、MP23（シツプレー社商品名）などのポリビニルフェノール系レジスト、KTR（Kodak社商品名）CBR（日本合成ゴム（株）社商品名）などの硬化ゴム系レジストなどいかなるフォトレジストも用いることができる。しかる後第1図（b）に示すようにレジスト2上にアルギン酸テトラメチルアンモニウム塩を約 $60\sim 95\text{nm}$ 膜厚で塗布形

成し、反射防止膜3を形成した。しかる後、第1図（c）に示すように波長 436nm の光を用いて通常の露光を行つた。その後、第1図（d）に示すように現像液MF312（シツプレー社商品名）を用いて現像を行い、Si基板上にレジストパターン2'を形成した。なお、アルギン酸テトラメチルアンモニウム塩よりなる反射防止膜3は現像時に除去された。なお、現像を行う前に水洗を行うことによつて反射防止膜3を除去しておくこともできる。また現像液としてMF314を用いたが、この現像液に限らない。

アルギン酸テトラメチルアンモニウム塩からなる反射防止膜3のない場合（従来法）のパターン寸法精度は約 $\pm 0.15\mu\text{m}$ であつたが、以上の工程により寸法精度が約 $\pm 0.1\mu\text{m}$ の高精度なレジストパターン2'をSi基板上に形成することができた。

なお、上記実施例では反射防止膜3としてアルギン酸テトラメチルアンモニウム塩を用いたが、これに限らず、アルギン酸ナトリウム塩、アルギ

ン酸アンモニウム塩、アルギン酸テトラエチルアンモニウム塩、プルラン、可溶性デンプン、アミロース、イヌリン、リケニン、グリコーゲンなど多糖類を用いることができる。

また、上記実施例では波長 436nm の露光々を用いた場合を示したが、波長が 405nm の露光々の場合にはアルギン酸テトラメチルアンモニウム塩反射防止膜3の膜厚を約 $55\sim 85\text{nm}$ 、波長が 365nm の場合には約 $50\sim 80\text{nm}$ とすることにより上記実施例と同様に寸法精度を約 $\pm 0.1\mu\text{m}$ とすることができた。

実施例2

実施例1において強光々と同じ波長の光を用いてマスク合わせを行つた。このときの基板上のターゲットパターンには凹パターン、凸パターン、ダブルスリットパターン、格子状パターン、ドットパターン、孔パターンを用い、おのおのについてパターン検出信号を観察し、また合わせ精度を評価した。その結果、レジスト塗布ムラによる信号波形の非対称性、光干渉による信号強度の低下

コントラストの低下を低減することができ、合わせ精度が向上した。

実施例3

平坦なSiウエーハ上にレジストを約 $1.0\mu\text{m}$ 塗布した。レジストの膜厚のバラツキは約 $\pm 0.05\mu\text{m}$ であつた。ウエーハはSiに限らずGaAsでも問題ないし、基板表面もSiのみならず SiO_2 、 SiN 、ポリイミド、Al、W、 WSi_2 、 MoSi などでも問題ない。その後1枚の基板はそのまま露光し、他の基板にはレジスト上にアルギン酸ナトリウム塩膜を形成し、その後露光した。露光波長は 436nm である。アルギン酸ナトリウム塩膜の膜厚は基板ごとに $0\sim 160\text{nm}$ まで変化させた。その後現像を行つてパターンを形成した。アルギン酸ナトリウム塩は現像によつて除去されるが、現像前に水洗によつて除去しておくことも可能である。

上記方法でパターンを形成した結果、通常の方法では約 $\pm 0.15\mu\text{m}$ あつた寸法バラツキが図4に示すように低減した。特にアルギン酸ナトリ

ウム塩膜の膜厚が $\lambda/4n$ (λ : 露光波長436nm、 n : アルギン酸ナトリウム塩の屈折率約1.35)である約80nmのとき寸法バラツキは最小となり、約 $\pm 0.04\mu\text{m}$ まで低減することができた。なお本実施例ではレジスト膜厚が約 $1.0\mu\text{m}$ の場合を示したがこの膜厚に限らない。また露光波長も436nmに限らない。例えば405nmや365nmも用いることができ、また多波長でもよい。

なお、実施例1と同様に反射防止膜としてはアルギン酸ナトリウム塩に限らず多糖類からなる膜を用いることができる。

実施例4

第5図(a)に示すように段差のあるSi基板51上にレジストをスピン塗布し、その後約200℃30分のベークを行ない三層レジスト下層レジスト52を形成した。Si基板上のパターンは格子状パターン、凹パターン、凸パターン、などであり、最大約 $1.5\mu\text{m}$ の段差まで各種段差を形成しておいた。レジストにはMP1300(シツプレー

できる。

次に第5図(b)に示すようにアルギン酸テトラメチルアンモニウム塩からなる反射防止膜55をレジスト層54上に形成した。その膜厚は約65nmである。

その後、波長365nmの光を用いて所望のパターンを露光した。しかる後現像を行ない第5図(c)に示すようにレジスト層にパターン54'を形成した。その後第5図(d)に示すようにドライエッチングによりパターン54'を中間層53に転写し、中間層に転写パターン53'を形成した。しかる後、第5図(e)に示すようにパターン53'をマスクにして下層レジストにパターン転写してパターン52'を形成、つまり三層レジストのパターンを形成した。

その結果、通常の三層レジストでは約 $\pm 0.04\mu\text{m}$ あつた寸法バラツキが反射防止膜を形成することにより約 $\pm 0.03\mu\text{m}$ に低減した。

なお、上記実施例は波長が365nmの場合であるが、この波長に限らない。また三層レジスト

社商品名)を用い、その膜厚は平坦面上で約 $2.0\mu\text{m}$ とした。200℃で30分の熱処理により下層レジスト52の表面の段差は緩和された。なお、下層レジスト52の材料および膜厚は上記例に限らず、一般に下層レジストに用いられものは問題なく用いることができる。基板段差も上記例に限らない。基板にはAlなどの金属膜、 SiO_2 などの絶縁膜、ポリイミドなどの有機膜、Geなどの半導体膜が被着されていても問題はない。

その後三層レジストの中間層53としてSOG(Spin on Glass)を約 $0.18\mu\text{m}$ の膜厚で形成した。SOGには東京応化(株)のOCDを用いた。中間層53の材料は上記例に限らず、一般に中間層に用いられている材料、例えば SiO_2 、 SiN などの絶縁膜、有機Tiなどの金属化合物、Wなどの金属、Siなどの半導体も用いることができる。膜厚も $0.18\mu\text{m}$ に限らない。

その後パターン形成用としてレジスト層54を形成した。レジストにはMP1300を用いたが、実施例1と同様にすべてのレジストを用いることが

の場合を示したが二層レジストの場合も同様に効果があつた。

実施例5

実施例2において露光光と波長の異なる水銀のe線(546nm)、d線(577nm)、HeNeレーザー光(633nm)を用いてマスクアライメントを行なつた。パターン検出信号は反射防止膜のない場合に比べ良好となり、合わせ精度も向上した。特に、アルギン酸テトラメチルアンモニウム塩反射防止膜の膜厚をパターン検出光の波長 λ' の $1/4n$ (n はアルギン酸テトラメチルアンモニウム塩の屈折率約1.45)すなわち、e線、d線、HeNe光それぞれに対し約95nm、100nm、110nmに設定したとき合わせ検出信号は最も良好となり、合わせ精度が向上した。

なお、実施例においてはe線、d線、HeNe光を用いたが他の単色光あるいは多色光でも同様に効果があつた。またX線レジストを用い光により合わせを行う場合にも本方法により検出信号は良好となり、合わせ精度が向上した。

ウム塩膜の膜厚が $\lambda/4n$ (λ : 露光波長436nm、 n : アルギン酸ナトリウム塩の屈折率約1.35)である約80nmのとき寸法バラツキは最小となり、約 $\pm 0.04\mu\text{m}$ まで低減することができた。なお本実施例ではレジスト膜厚が約 $1.0\mu\text{m}$ の場合を示したがこの膜厚に限らない。また露光波長も436nmに限らない。例えば405nmや365nmも用いることができ、また多波長でもよい。

なお、実施例1と同様に反射防止膜としてはアルギン酸ナトリウム塩に限らず多糖類からなる膜を用いることができる。

実施例4

第5図(a)に示すように段差のあるSi基板51上にレジストをスピン塗布し、その後約200℃30分のベークを行ない三層レジスト下層レジスト52を形成した。Si基板上のパターンは格子状パターン、凹パターン、凸パターン、などであり、最大約 $1.5\mu\text{m}$ の段差まで各種段差を形成しておいた。レジストにはMP1300(シツプレー

できる。

次に第5図(b)に示すようにアルギン酸テトラメチルアンモニウム塩からなる反射防止膜55をレジスト層54上に形成した。その膜厚は約65nmである。

その後、波長365nmの光を用いて所望のパターンを露光した。しかる後現像を行ない第5図(c)に示すようにレジスト層にパターン54'を形成した。その後第5図(d)に示すようにドライエッチングによりパターン54'を中間層53に転写し、中間層に転写パターン53'を形成した。しかる後、第5図(e)に示すようにパターン53'をマスクにして下層レジストにパターン転写してパターン52'を形成、つまり三層レジストのパターンを形成した。

その結果、通常の三層レジストでは約 $\pm 0.04\mu\text{m}$ あつた寸法バラツキが反射防止膜を形成することにより約 $\pm 0.03\mu\text{m}$ に低減した。

なお、上記実施例は波長が365nmの場合であるが、この波長に限らない。また三層レジスト

社商品名)を用い、その膜厚は平坦面上で約 $2.0\mu\text{m}$ とした。200℃30分の熱処理により下層レジスト52の表面の段差は緩和された。なお、下層レジスト52の材料および膜厚は上記例に限らず、一般に下層レジストに用いられものは問題なく用いることができる。基板段差も上記例に限らない。基板にはAlなどの金属膜、 SiO_2 などの絶縁膜、ポリイミドなどの有機膜、Geなどの半導体膜が被着されていても問題はない。

その後三層レジストの中間層53としてSOG(Spin on Glass)を約 $0.18\mu\text{m}$ の膜厚で形成した。SOGには東京応化(株)のOCDを用いた。中間層53の材料は上記例に限らず、一般に中間層に用いられている材料、例えば SiO_2 、 SiN などの絶縁膜、有機Tiなどの金属化合物、Wなどの金属、Siなどの半導体も用いることができる。膜厚も $0.18\mu\text{m}$ に限らない。

その後パターン形成用としてレジスト層54を形成した。レジストにはMP1300を用いたが、実施例1と同様にすべてのレジストを用いることが

の場合を示したが二層レジストの場合も同様に効果があつた。

実施例5

実施例2において露光光と波長の異なる水銀のe線(546nm)、d線(577nm)、HeNeレーザー光(633nm)を用いてマスクアライメントを行なつた。パターン検出信号は反射防止膜のない場合に比べ良好となり、合わせ精度も向上した。特に、アルギン酸テトラメチルアンモニウム塩反射防止膜の膜厚をパターン検出光の波長 λ' の $1/4n$ (n はアルギン酸テトラメチルアンモニウム塩の屈折率約1.45)すなわち、e線、d線、HeNe光それぞれに対し約95nm、100nm、110nmに設定したとき合わせ検出信号は最も良好となり、合わせ精度が向上した。

なお、実施例においてはe線、d線、HeNe光を用いたが他の単色光あるいは多色光でも同様に効果があつた。またX線レジストを用い光により合わせを行う場合にも本方法により検出信号は良好となり、合わせ精度が向上した。

実施例 6

実施例 4 において水銀の e 線, d 線, HeNe 光を用いてマスクアライメントを行った。ターゲットパターンは実施例 2 と同じく凹パターン, 凸パターン, ダブルスリットパターン, 格子状パターン, ドットパターン, 孔パターンを用い, おおの場合について検討した。多層レジストにおいても露光光と異波長の光を用いてパターン検出を行うことによりパターン検出光強度は十分であり, 反射防止膜によりパターン検出信号の非対称性, コントラストの低下を低減することができた。特に多層レジストの場合はレジスト上面の平坦度が高いため反射防止膜の膜厚が均一となり, その結果単層レジストに比べ低減効果が大きであった。

なお実施例においては e 線, d 線, HeNe 光を用いたが, 下層レジストを透過する光であれば他の波長の光でも同様に効果がある。

実施例 7

フレネルゾーンパターンが形成されている Si 基板上にレジストを塗布・形成し, その後プルラ

ンからなる膜をレジスト上に形成した。その膜厚は約 110nm である。その後 HeNe レーザー光を用いてパターン位置検出および合焦点位置検出を行った。プルランよりなる反射防止膜を形成することによりパターン位置検出および合焦点位置検出信号はシャープになり, 検出精度が向上した。

なお検出光は HeNe レーザー光に限らず他の単色光を用いることができる。また単層レジストの代わりに多層レジストを用いることもできる。またフレネルゾーンパターンに限らず回折パターンのように干渉あるいは回折を利用した合わせターゲットパターンを用いてパターン検出を行う場合, プルランをレジスト上にオーバーコートする方法は極めて有効である。

ここでは反射防止膜としてプルランを用いたが実施例 1 と同様プルランに限らず多層膜からなる膜を用いることができる。

〔発明の効果〕

上記ように本発明によれば簡便な方法で寸法精度の高いパターンを形成することができる。また

精度の高い合わせパターン検出を行なうことができるので合わせ精度が向上する。

寸法精度および合わせ精度を向上することができるので, 回路の高集積化, チップ面積の縮小化を行なうことができ, また電気特性の安定した高品質な素子を高い歩留まりで得ることができる。

図面の簡単な説明

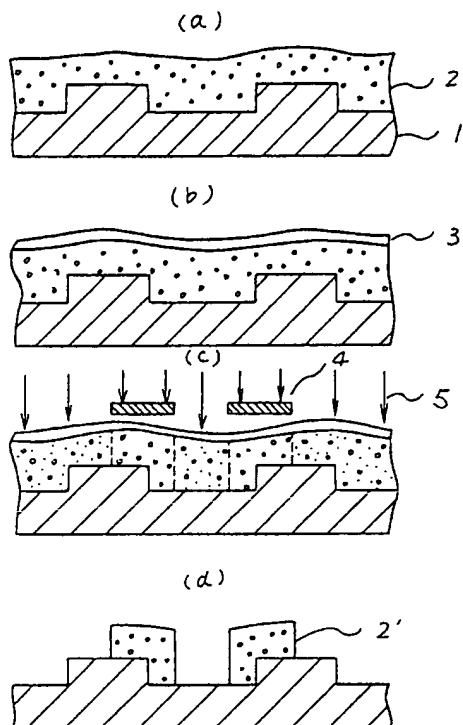
第 1 図は本発明の一実施例を示す工程図である。第 2 図は従来の問題点を説明するための図である。第 3 図は本発明の原理を説明するための図である。第 4 図は本発明の効果を示す曲線図である。第 5 図は本発明の一実施例を示す工程図である。

1…Si 基板, 2…レジスト, 3…反射防止膜, 4…マスク, 5…UV 光, 2'…レジストパターン, 3 1…基板, 3 2…レジスト, 3 3…反射防止膜, 3 3 a…反射防止膜とレジストとの界面, 3 3 b…外気と反射防止膜との界面, 3 4…基板から反射防止膜へ向かう光, 3 5…反射防止膜/レジスト界面から基板へ向かう反射光, 3 6…外気/反射防止膜界面から基板へ向かう反射光,

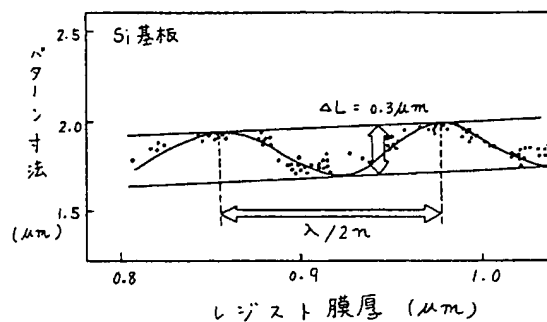
3 7…外気へ向かう透過光, 5 1…Si 基板, 5 2…下層レジスト, 5 2'…下層レジストに転写されたパターン, 5 3…中間層, 5 3'…中間層に転写されたパターン, 5 4…レジスト, 5 4'…レジストパターン, 5 5…アルギン酸テトラメチルアンモニウム塩反射防止膜。

代理人 弁理士 小川勝男

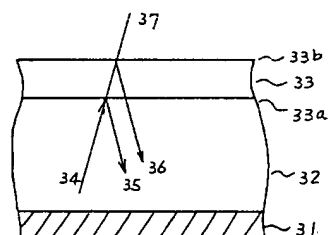
第1図



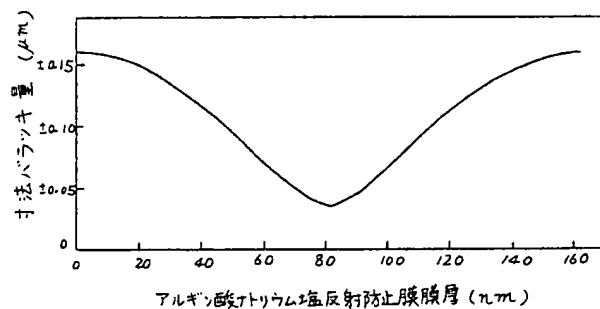
第2図



第3図



第4図



第5図

